

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 11-220262

(43)Date of publication of application : 10.08.1999

(51)Int.Cl.

H05K 3/46

H05K 1/18

(21)Application number : 10-328215

(71)Applicant : MATSUSHITA ELECTRIC IND CO
LTD

(22)Date of filing : 18.11.1998

(72)Inventor : NAKATANI SEIICHI
HIRANO KOICHI

(30)Priority

Priority number : 09322595

Priority date : 25.11.1997

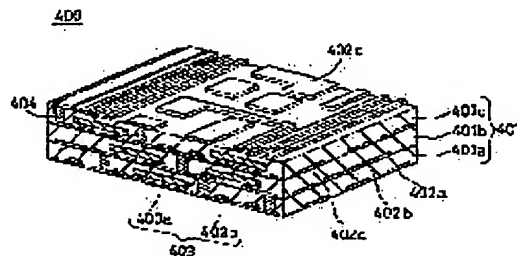
Priority country : JP

(54) CIRCUIT PART BUILT-IN MODULE AND MANUFACTURE THEREOF

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a circuit part built-in module, which is high in reliability and where circuit components can be mounted high in density by a method in which an insulating board formed of a mixture containing inorganic filler and thermosetting resin is used.

SOLUTION: A circuit part built-in module comprises an electrically insulating laminated board 401 composed of insulating boards 401a, 401b, and 401c, wiring patterns 402a, 402b, 402c, and 402d formed on the surface and inside of the board 401, a circuit part 403 arranged inside the board 401 and connected to the wiring pattern, and inner vias 404 which electrically connect the wiring patterns 402a, 402b, 402c, and 402d. The insulating boards 401a, 401b, and 401c are formed of a mixture which contains inorganic filler and thermosetting resin.



LEGAL STATUS

[Date of request for examination]

12.07.2000

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

3375555

[Date of registration]

29.11.2002

[Number of appeal against examiner's decision
of rejection]

[Date of requesting appeal against examiner's
decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平11-220262

(43) 公開日 平成11年(1999) 8月10日

(51) Int.Cl.⁶

H 0 5 K 3/46
1/18

識別記号

F I

H 0 5 K 3/46
1/18

Q
S

審査請求 未請求 請求項の数35 O L (全 18 頁)

(21) 出願番号 特願平10-328215

(22) 出願日 平成10年(1998)11月18日

(31) 優先権主張番号 特願平9-322595

(32) 優先日 平 9 (1997)11月25日

(33) 優先権主張国 日本 (J P)

(71) 出願人 000005821

松下電器産業株式会社

大阪府門真市大字門真1006番地

(72) 発明者 中谷 誠一

大阪府門真市大字門真1006番地 松下電器
産業株式会社内

(72) 発明者 平野 浩一

大阪府門真市大字門真1006番地 松下電器
産業株式会社内

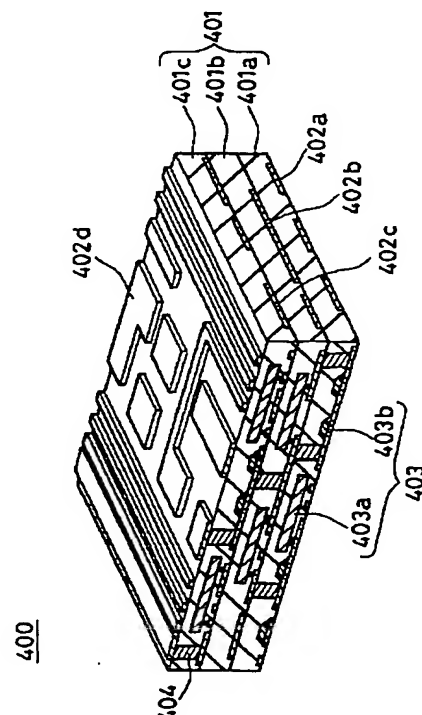
(74) 代理人 弁理士 池内 寛幸 (外 1 名)

(54) 【発明の名称】 回路部品内蔵モジュールおよびその製造方法

(57) 【要約】

【課題】 無機フィラーと熱硬化性樹脂とを含む混合物からなる電気絶縁性基板を用いることによって、高密度で回路部品の実装が可能であり且つ信頼性が高い回路部品内蔵モジュールおよびその製造方法を提供する。

【解決手段】 積層された電気絶縁性基板 401 a、401 b および 401 c からなる電気絶縁性基板 401 と、電気絶縁性基板 401 の主面および内部に形成された配線パターン 402 a、402 b、402 c および 402 d と、電気絶縁性基板 401 の内部に配置され配線パターンに接続された回路部品 403 と、配線パターン 402 a、402 b、402 c および 402 d を電氣的に接続するインナービア 404 とを含む。電気絶縁性基板 401 a、401 b および 401 c は、無機フィラーと熱硬化性樹脂とを含む混合物からなる。



【特許請求の範囲】

【請求項 1】 無機フィラー 70 重量%～95 重量%と熱硬化性樹脂とを含む混合物からなる電気絶縁性基板と、

前記電気絶縁性基板の少なくとも主面に形成された複数の配線パターンと、

前記電気絶縁性基板の内部に配置され前記配線パターンに電氣的に接続された回路部品と、

前記複数の配線パターンを電氣的に接続するように前記電気絶縁性基板内に形成されたインナービアとを含む回路部品内蔵モジュール。

【請求項 2】 前記配線パターンは、前記電気絶縁性基板の主面および内部に形成されている請求項 1 に記載の回路部品内蔵モジュール。

【請求項 3】 前記回路部品は能動部品を含み、前記インナービアは導電性樹脂組成物からなる請求項 1 または 2 に記載の回路部品内蔵モジュール。

【請求項 4】 前記回路部品は、前記電気絶縁性基板によって外気から遮断されている請求項 1 ないし 3 のいずれかに記載の回路部品内蔵モジュール。

【請求項 5】 前記熱硬化性樹脂が、エポキシ樹脂、フェノール樹脂およびシアネート樹脂から選ばれる少なくとも一つの熱硬化性樹脂を含む請求項 1 ないし 4 のいずれかに記載の回路部品内蔵モジュール。

【請求項 6】 前記無機フィラーが、 Al_2O_3 、 MgO 、 BN 、 AlN および SiO_2 から選ばれる少なくとも一つの無機フィラーを含む請求項 1 ないし 4 のいずれかに記載の回路部品内蔵モジュール。

【請求項 7】 前記無機フィラーの平均粒子径が $0.1\mu m \sim 100\mu m$ である請求項 1、2、3、4 または 6 のいずれかに記載の回路部品内蔵モジュール。

【請求項 8】 前記配線パターンが銅を含む請求項 1 ないし 4 のいずれかに記載の回路部品内蔵モジュール。

【請求項 9】 前記配線パターンが導電性樹脂組成物を含む請求項 1 ないし 4 のいずれかに記載の回路部品内蔵モジュール。

【請求項 10】 前記能動部品は半導体ベアチップを含み、前記半導体ベアチップは前記配線パターンにフリップチップボンディングされている請求項 3 または 4 に記載の回路部品内蔵モジュール。

【請求項 11】 前記導電性樹脂組成物が、金、銀、銅およびニッケルから選ばれる一つの金属を含む金属粒子を導電性成分として含み、エポキシ樹脂を樹脂成分として含む請求項 3、4 または 9 のいずれかに記載の回路部品内蔵モジュール。

【請求項 12】 前記配線パターンが、エッチング法または打ち抜き法で形成された金属板のリードフレームからなる請求項 1 ないし 4 のいずれかに記載の回路部品内蔵モジュール。

【請求項 13】 前記回路部品が、チップ状の抵抗、チ

ップ状のコンデンサおよびチップ状のインダクタから選ばれる少なくとも一つの部品を含む請求項 1 ないし 4 のいずれかに記載の回路部品内蔵モジュール。

【請求項 14】 前記混合物は、分散剤、着色剤、カップリング剤および離型剤から選ばれる少なくとも一つの添加剤をさらに含む請求項 1 ないし 4 のいずれかに記載の回路部品内蔵モジュール。

【請求項 15】 前記電気絶縁性基板の線膨張係数が $8 \times 10^{-6}/^{\circ}C \sim 20 \times 10^{-6}/^{\circ}C$ であり、かつ前記電気絶縁性基板の熱伝導度が $1 W/mK \sim 10 W/mK$ である請求項 1 ないし 4 のいずれかに記載の回路部品内蔵モジュール。

【請求項 16】 無機フィラー 70 重量%～95 重量%と未硬化状態の熱硬化性樹脂とを含む混合物を、貫通孔を有する第 1 の板状体に加工作する工程と、

前記貫通孔に熱硬化性の導電性物質を充填することによって熱硬化性の導電性物質が前記貫通孔に充填された第 2 の板状体を形成する工程と、

第 1 の銅箔の一主面に回路部品を実装する工程と、

前記第 1 の銅箔の前記一主面上に、前記第 2 の板状体を位置合わせして重ね、さらにその上に第 2 の銅箔を重ねて加圧することによって、前記回路部品が埋設された第 3 の板状体を形成する工程と、

前記第 3 の板状体を加熱することによって、前記熱硬化性樹脂および前記導電性物質を硬化させる工程と、

前記第 1 および第 2 の銅箔を加工して配線パターンを形成する工程とを含む回路部品内蔵モジュールの製造方法。

【請求項 17】 無機フィラー 70 重量%～95 重量%と未硬化状態の熱硬化性樹脂とを含む混合物を、貫通孔を有する第 1 の板状体に加工作する工程と、

前記貫通孔に熱硬化性の導電性物質を充填することによって熱硬化性の導電性物質が前記貫通孔に充填された第 2 の板状体を形成する工程と、

第 1 の離型フィルムの一主面に配線パターンを形成し、前記配線パターン上に回路部品を実装する工程と、

第 2 の離型フィルムの一主面に配線パターンを形成する工程と、

前記第 1 の離型フィルムと前記第 2 の板状体と前記第 2 の離型フィルムとを前記配線パターンが前記第 2 の板状体側に向くようにこの順序で位置合わせして重ねて加圧することによって前記回路部品が埋設された第 3 の板状体を形成する工程と、

第 3 の板状体を加熱することによって、前記熱硬化性樹脂および前記導電性物質を硬化させる工程と、

前記第 1 および第 2 の離型フィルムを前記硬化した第 3 の板状体から剥離する工程とを含む回路部品内蔵モジュールの製造方法。

【請求項 18】 多層構造を有する回路部品内蔵モジュールの製造方法であって、

無機フィラー70重量%～95重量%と未硬化状態の熱硬化性樹脂とを含む混合物を、貫通孔を有する第1の板状体加工する工程と、

前記貫通孔に熱硬化性の導電性物質を充填することによって熱硬化性の導電性物質が前記貫通孔に充填された第2の板状体を形成する工程と、

第1の離型フィルムの一主面に配線パターンを形成し、前記配線パターン上に回路部品を実装する工程と、前記第1の離型フィルムの前記一主面側に、前記第2の板状体を位置合わせして重ね、加圧することによって前記回路部品が埋設された第3の板状体を形成する工程と、

前記第1の離型フィルムを前記第3の板状体から剥離することによって第4の板状体を形成する工程と、

複数の前記第4の板状体を位置合わせして重ね、さらに一主面に配線パターンが形成された第2の離型フィルムを前記配線パターンが前記第4の板状体側を向くように位置合わせして重ねて加圧し加熱することによって、前記熱硬化性樹脂および前記導電性物質を硬化させて多層構造を有する第5の板状体を形成する工程と、

前記第2の離型フィルムを前記第5の板状体から剥離する工程とを含むことを特徴とする回路部品内蔵モジュールの製造方法。

【請求項19】 多層構造を有する回路部品内蔵モジュールの製造方法であって、

無機フィラー70重量%～95重量%と未硬化状態の熱硬化性樹脂とを含む混合物を、貫通孔を有する第1の板状体加工する工程と、

前記貫通孔に熱硬化性の導電性物質を充填することによって熱硬化性の導電性物質が前記貫通孔に充填された第2の板状体を形成する工程と、

第1の離型フィルムの一主面に配線パターンを形成して前記配線パターン上に回路部品を実装する工程と、前記第1の離型フィルムの前記一主面側に、前記第2の板状体を位置合わせして重ねて加圧することによって、前記回路部品が埋設された第3の板状体を形成する工程と、

前記第1の離型フィルムを前記第3の板状体から剥離することによって第4の板状体を形成する工程と、

複数の前記第4の板状体を位置合わせして重ね、さらにその上に銅箔を重ねて加圧し加熱することによって、前記熱硬化性樹脂および前記導電性物質を硬化させて多層構造を有する第5の板状体を形成する工程と、

前記第5の板状体の前記銅箔を加工して配線パターンを形成する工程とを含むことを特徴とする回路部品内蔵モジュールの製造方法。

【請求項20】 前記回路部品は能動部品を含み、前記導電性物質は導電性樹脂組成物からなる請求項16ないし19のいずれかに記載の回路部品内蔵モジュールの製造方法。

【請求項21】 前記銅箔または前記配線パターンに前記回路部品を実装した後、前記銅箔または前記配線パターンと前記回路部品との間に封止樹脂を注入する工程をさらに含む請求項16ないし19のいずれかに記載の回路部品内蔵モジュールの製造方法。

【請求項22】 前記熱硬化性樹脂および前記導電性物質を加熱して硬化させる際の温度が150℃以上260℃以下である請求項16ないし19のいずれかに記載の回路部品内蔵モジュールの製造方法。

【請求項23】 前記熱硬化性樹脂および前記導電性物質を加熱して硬化させる際に、加熱しながら10kg/cm²～200kg/cm²の圧力で加圧する請求項16ないし19のいずれかに記載の回路部品内蔵モジュールの製造方法。

【請求項24】 前記第1の板状体を形成する工程が、前記混合物を板状に成型した後、前記板状の混合物を前記熱硬化性樹脂の硬化温度より低い温度で熱処理することによって、前記板状の混合物の粘着性を失わせる工程を含む請求項16ないし19のいずれかに記載の回路部品内蔵モジュールの製造方法。

【請求項25】 前記回路部品を前記第2の板状体に埋設することによって前記第3の板状体を形成する工程を、前記熱硬化性樹脂の硬化温度より低い温度下で行う請求項16ないし19のいずれかに記載の回路部品内蔵モジュールの製造方法。

【請求項26】 前記回路部品を前記配線パターンに実装する工程は、前記回路部品と前記配線パターンとを半田によって電気的および機械的に接続する工程からなる請求項16ないし19のいずれかに記載の回路部品内蔵モジュールの製造方法。

【請求項27】 前記能動部品を前記配線パターンに実装する際に、前記能動部品の金バンプと前記配線パターンとを導電性接着剤によって電気的に接続する請求項16から19のいずれかに記載の回路部品内蔵モジュールの製造方法。

【請求項28】 前記熱硬化性樹脂が、エポキシ樹脂、フェノール樹脂およびシアネート樹脂から選ばれる少なくとも一つの熱硬化性樹脂を含む請求項16ないし19のいずれかに記載の回路部品内蔵モジュールの製造方法。

【請求項29】 前記無機フィラーがAl₂O₃、MgO、BN、AlNおよびSiO₂から選ばれる少なくとも一つの無機フィラーを含む請求項16ないし19のいずれかに記載の回路部品内蔵モジュールの製造方法。

【請求項30】 前記配線パターンが、銅を含む請求項16ないし19のいずれかに記載の回路部品内蔵モジュールの製造方法。

【請求項31】 前記配線パターンが、導電性樹脂組成物を含む請求項16ないし19のいずれかに記載の回路部品内蔵モジュールの製造方法。

【請求項 3 2】 前記回路部品が半導体ベアチップを含み、前記半導体ベアチップは前記配線パターンにフリップチップボンディングされている請求項 2 0 または 2 6 に記載の回路部品内蔵モジュールの製造方法。

【請求項 3 3】 前記導電性樹脂組成物が、金、銀、銅およびニッケルから選ばれる少なくとも一つの金属を含む金属粒子を導電性成分として含み、エポキシ樹脂を樹脂成分として含む請求項 2 0 または 3 1 に記載の回路部品内蔵モジュールの製造方法。

【請求項 3 4】 前記配線パターンが、エッチング法または打ち抜き法で形成された金属板のリードフレームからなる請求項 1 6 ないし 1 9 のいずれかに記載の回路部品内蔵モジュールの製造方法。

【請求項 3 5】 前記回路部品が、チップ状の抵抗、チップ状のコンデンサおよびチップ状のインダクタから選ばれる少なくとも一つの部品を含む請求項 1 6 ないし 1 9 のいずれかに記載の回路部品内蔵モジュールの製造方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、回路部品内蔵モジュールに関し、特にたとえば、回路部品が電気絶縁性基板の内部に配置される回路部品内蔵モジュールに関する。

【0002】

【従来の技術】近年、電子機器の高性能化、小型化の要求に伴い、回路部品の高密度、高機能化が一層叫ばれている。そのため、回路部品の高密度、高機能化に対応した回路基板が要求されている。

【0003】回路部品を高密度化する方法として、回路を多層化する方法が考えられるが、従来のガラスエポキシ基板では、ドリルによる貫通スルーホール構造を用いる必要があるため、高密度実装化への対応が困難である。このため、最も回路の高密度化が図れる方法として、LSI 間や部品間の配線パターンを最短距離で接続できるインナービアホール接続法の開発が、各方面で進められている。

【0004】インナービアホール接続法では、必要な各層間のみの接続が可能であり、回路部品の実装性にも優れている（特開昭 6 3 - 4 7 9 9 1、特開平 6 - 2 6 8 3 4 5）。

【0005】

【発明が解決しようとする課題】しかしながら、従来、インナービアホール接続法で用いられてきた基板は、樹脂系の材料で構成されていたため、熱伝導度が低いという問題があった。回路部品内蔵モジュールでは、回路部品の実装密度が高密度になればなるほど部品から発生する熱を放熱させる必要が高くなるが、従来の基板では十分に放熱をすることができず、回路部品内蔵モジュールの信頼性が低下するという問題があった。

【0006】本発明は、上記従来の問題を解決するため、高密度で回路部品の実装が可能であり且つ信頼性の高い回路部品内蔵モジュールおよびその製造方法を提供することを目的とする。

【0007】

【課題を解決するための手段】上記目的を達成するために、本発明の回路部品内蔵モジュールは、無機フィラー 7 0 重量%~9 5 重量%（混合物に対して）と熱硬化性樹脂とを含む混合物からなる電気絶縁性基板と、前記電気絶縁性基板の少なくとも主面に形成された複数の配線パターン（一つの配線パターンは同一平面内に形成される一群の電気配線からなる）と、前記電気絶縁性基板の内部に配置され前記配線パターンに電氣的に接続された回路部品と、前記複数の配線パターンを電氣的に接続するように前記電気絶縁性基板内に形成されたインナービアとを含む。

【0008】上記回路部品内蔵モジュールでは、電気絶縁性基板内に形成されるインナービアによってインナービアホール接続が行われるため、高密度に回路部品を実装することができる。また、回路部品から発生する熱が、無機フィラーによって速やかに放熱されるため、信頼性の高い回路部品内蔵モジュールが得られる。さらに、無機フィラーを選択することによって、内蔵する回路部品にあわせて電気絶縁性基板の熱伝導度、線膨張係数、誘電率、絶縁耐圧等を変化させることができる。また、半導体素子およびチップコンデンサを含む回路部品内蔵モジュールでは、半導体素子とチップコンデンサとの距離を短くすることによって、電気信号のノイズを低減することができる。

【0009】上記回路部品内蔵モジュールでは、配線パターンは、電気絶縁性基板の主面および内部に形成されていることが好ましい。配線パターンを多層構造とすることによって、さらに高密度に回路部品を実装することができる。

【0010】上記回路部品内蔵モジュールでは、回路部品は能動部品を含み、インナービアは導電性樹脂組成物からなることが好ましい。回路部品が能動部品を含むことによって所望の機能をもった回路部品を形成することができる。また、インナービアが導電性樹脂組成物からなる場合は、製造が容易になる。

【0011】上記回路部品内蔵モジュールでは、回路部品が、電気絶縁性基板によって外気から遮断されていることが好ましい。回路部品が外気から遮断されることによって、湿度による回路部品の信頼性低下を防止できる。

【0012】上記回路部品内蔵モジュールでは、熱硬化性樹脂が、エポキシ樹脂、フェノール樹脂およびシアネート樹脂から選ばれる少なくとも一つの熱硬化性樹脂を含むことが好ましい。これらの樹脂は耐熱性や電気絶縁性に優れているからである。

【0013】上記回路部品内蔵モジュールでは、無機フィラーが、 Al_2O_3 、 MgO 、 BN 、 AlN および SiO_2 から選ばれる少なくとも一つの無機フィラーを含むことが好ましい。これらの無機フィラーを用いることによって、放熱性に優れた電気絶縁性基板が得られる。また、無機フィラーとして MgO を用いた場合は、電気絶縁性基板の線膨張係数を大きくすることができる。また、無機フィラーとして SiO_2 （特に非晶質 SiO_2 ）を用いた場合は、電気絶縁性基板の誘電率を小さくすることができる。また、無機フィラーとして BN を用いた場合は、線膨張係数を低くすることができる。

【0014】上記回路部品内蔵モジュールでは、無機フィラーの平均粒子径が $0.1\mu m \sim 100\mu m$ であることが好ましい。上記回路部品内蔵モジュールでは、配線パターンが銅を含むことが好ましい。銅は電気抵抗が小さいため、微細な配線パターンを形成することができる。

【0015】上記回路部品内蔵モジュールでは、配線パターンが導電性樹脂組成物を含むことが好ましい。導電性樹脂組成物を用いることによって、配線パターンを容易に形成することができる。

【0016】上記回路部品内蔵モジュールでは、能動部品は半導体ベアチップを含み、半導体ベアチップは配線パターンにフリップチップボンディングされていることが好ましい。

【0017】上記回路部品内蔵モジュールでは、導電性樹脂組成物が、金、銀、銅およびニッケルから選ばれる一つの金属を含む金属粒子を導電性成分として含み、エポキシ樹脂を樹脂成分として含むことが好ましい。上記金属は電気抵抗が低く、また、エポキシ樹脂は耐熱性や電気絶縁性に優れているからである。

【0018】上記回路部品内蔵モジュールでは、配線パターンが、エッチング法または打ち抜き法で形成された金属板のリードフレームからなることが好ましい。金属板のリードフレームは、電気抵抗が低いからである。エッチング法を用いることによって、微細なパターンの配線パターンを形成することができる。打ち抜き法を用いることによって、簡易な設備で配線パターンを形成することができる。

【0019】上記回路部品内蔵モジュールでは、回路部品が、チップ状の抵抗、チップ状のコンデンサおよびチップ状のインダクタから選ばれる少なくとも一つの部品を含むことが好ましい。チップ状の部品を用いることによって、電気絶縁性基板に容易に埋設することができる。

【0020】上記回路部品内蔵モジュールでは、混合物は、分散剤、着色剤、カップリング剤および離型剤から選ばれる少なくとも一つの添加剤をさらに含むことが望ましい。分散剤によって、熱硬化性樹脂中の無機フィラーを均一性よく分散させることができる。着色剤によっ

て、電気絶縁性基板を着色することができるため、回路部品内蔵モジュールの放熱性をよくすることができる。カップリング剤によって、熱硬化性樹脂と無機フィラーとの接着強度を高くすることができるため、電気絶縁性基板の絶縁性を向上できる。離型剤によって、金型と混合物との離型性を向上できるため、生産性を向上できる。

【0021】上記回路部品内蔵モジュールでは、電気絶縁性基板の線膨張係数が $8 \times 10^{-6}/^{\circ}C \sim 20 \times 10^{-6}/^{\circ}C$ であり、かつ電気絶縁性基板の熱伝導度が $1W/mK \sim 10W/mK$ であることが好ましい。セラミック基板に近い熱伝導度が得られ、放熱性に富む基板が得られるからである。

【0022】本発明の第1の回路部品内蔵モジュールの製造方法は、無機フィラー70重量%～95重量%（混合物に対して）と未硬化状態の熱硬化性樹脂とを含む混合物を、貫通孔を有する第1の板状体加工する工程と、貫通孔に熱硬化性の導電性物質を充填することによって熱硬化性の導電性物質が貫通孔に充填された第2の板状体を形成する工程と、第1の銅箔の一主面に回路部品を実装する工程と、第1の銅箔の一主面上に、第2の板状体を位置合わせして重ね、さらにその上に第2の銅箔を重ねて加圧することによって、回路部品が埋設された第3の板状体を形成する工程と、第3の板状体を加熱することによって、熱硬化性樹脂および導電性物質を硬化させる工程と、第1および第2の銅箔を加工して配線パターンを形成する工程とを含む。上記第1の製造方法によれば、本発明の回路部品内蔵モジュールを容易に製造することができる。

【0023】本発明の第2の回路部品内蔵モジュールの製造方法は、無機フィラー70重量%～95重量%（混合物に対して）と未硬化状態の熱硬化性樹脂とを含む混合物を、貫通孔を有する第1の板状体加工する工程と、貫通孔に熱硬化性の導電性物質を充填することによって熱硬化性の導電性物質が貫通孔に充填された第2の板状体を形成する工程と、第1の離型フィルムの一主面に配線パターンを形成し、配線パターン上に回路部品を実装する工程と、第2の離型フィルムの一主面に配線パターンを形成する工程と、第1の離型フィルムと第2の板状体と第2の離型フィルムとを配線パターンが第2の板状体側に向くようにこの順序で位置合わせして重ねて加圧することによって回路部品が埋設された第3の板状体を形成する工程と、第3の板状体を加熱することによって、熱硬化性樹脂および導電性物質を硬化させる工程と、第1および第2の離型フィルムを硬化した第3の板状体から剥離する工程とを含む。

【0024】上記第2の製造方法によれば、本発明の回路部品内蔵モジュールを容易に製造することができる。本発明の第3の回路部品内蔵モジュールの製造方法は、多層構造を有する回路部品内蔵モジュールの製造方法で

あって、無機フィラー 70 重量%~95 重量% (混合物に対して) と未硬化状態の熱硬化性樹脂とを含む混合物を、貫通孔を有する第 1 の板状体加工する工程と、貫通孔に熱硬化性の導電性物質を充填することによって熱硬化性の導電性物質が貫通孔に充填された第 2 の板状体を形成する工程と、第 1 の離型フィルムの一主面に配線パターンを形成し、配線パターン上に回路部品を実装する工程と、第 1 の離型フィルムの一主面側に、第 2 の板状体を位置合わせして重ね、加圧することによって回路部品が埋設された第 3 の板状体を形成する工程と、第 1 の離型フィルムを第 3 の板状体から剥離することによって第 4 の板状体を形成する工程と、複数の第 4 の板状体を位置合わせして重ね、さらに一主面に配線パターンが形成された第 2 の離型フィルムを配線パターンが第 4 の板状体側を向くように位置合わせして重ねて加圧し加熱することによって、熱硬化性樹脂および導電性物質を硬化させて多層構造を有する第 5 の板状体を形成する工程と、第 2 の離型フィルムを第 5 の板状体から剥離する工程とを含むことを特徴とする。

【0025】上記第 3 の製造方法によれば、本発明の多層構造を有する回路部品内蔵モジュールを容易に製造することができる。本発明の第 4 の回路部品内蔵モジュールの製造方法は、多層構造を有する回路部品内蔵モジュールの製造方法であって、無機フィラー 70 重量%~95 重量% (混合物に対して) と未硬化状態の熱硬化性樹脂とを含む混合物を、貫通孔を有する第 1 の板状体加工する工程と、貫通孔に熱硬化性の導電性物質を充填することによって熱硬化性の導電性物質が貫通孔に充填された第 2 の板状体を形成する工程と、第 1 の離型フィルムの一主面に配線パターンを形成して配線パターン上に回路部品を実装する工程と、第 1 の離型フィルムの一主面側に、第 2 の板状体を位置合わせして重ねて加圧することによって、回路部品が埋設された第 3 の板状体を形成する工程と、第 1 の離型フィルムを第 3 の板状体から剥離することによって第 4 の板状体を形成する工程と、複数の第 4 の板状体を位置合わせして重ね、さらにその上に銅箔を重ねて加圧し加熱することによって、熱硬化性樹脂および導電性物質を硬化させて多層構造を有する第 5 の板状体を形成する工程と、第 5 の板状体の銅箔を加工して配線パターンを形成する工程とを含むことを特徴とする。

【0026】上記第 4 の製造方法によれば、本発明の多層構造を有する回路部品内蔵モジュールを容易に製造することができる。上記第 1 ないし第 4 の回路部品内蔵モジュールの製造方法では、回路部品は能動部品を含み、導電性物質は導電性樹脂組成物からなることが好ましい。回路部品が能動部品を含むことによって所望の機能をもった回路部品を形成することができる。また、導電性物質が導電性樹脂組成物からなる場合は、貫通孔への充填および硬化が容易であるため、製造が容易になる。

【0027】上記第 1 ないし第 4 の回路部品内蔵モジュールの製造方法では、銅箔または配線パターンに回路部品を実装した後、銅箔または配線パターンと回路部品との間に封止樹脂を注入する工程をさらに含むことが好ましい。この工程によって、回路部品と配線パターンとの間に空間が形成されることを防止することができ、また、回路部品と配線パターンとの接続を強固にすることができる。

【0028】上記第 1 ないし第 4 の回路部品内蔵モジュールの製造方法では、熱硬化性樹脂および導電性物質を加熱して硬化させる際の温度が 150℃以上 260℃以下であることが好ましい。この温度範囲で加熱することによって、回路部品に大きなダメージを与えることなく熱硬化性樹脂を硬化することができる。

【0029】上記第 1 ないし第 4 の回路部品内蔵モジュールの製造方法では、熱硬化性樹脂および導電性物質を加熱して硬化させる際に、加熱しながら 10 kg/cm²~200 kg/cm² の圧力で加圧することが好ましい。加熱しながら加圧することで、機械的強度に優れた回路部品内蔵モジュールが得られる。

【0030】上記第 1 ないし第 4 の回路部品内蔵モジュールの製造方法では、第 1 の板状体を形成する工程が、混合物を板状に成型した後、板状の混合物を熱硬化性樹脂の硬化温度より低い温度 (たとえば、硬化開始温度より低い温度) で熱処理することによって、板状の混合物の粘着性を失わせる工程を含むことが好ましい。板状の混合物の粘着性を失わせることによって、その後の工程が容易になるからである。

【0031】上記第 1 ないし第 4 の回路部品内蔵モジュールの製造方法では、回路部品を第 2 の板状体に埋設することによって第 3 の板状体を形成する工程を、熱硬化性樹脂の硬化温度より低い温度下で行うことが好ましい。熱硬化性樹脂の硬化温度より低い温度下で工程を行うことによって、熱硬化性樹脂を硬化させることなく軟化させることができるため、回路部品を第 2 の板状体に埋設することが容易となり、また、回路部品内蔵モジュールの表面を平滑にすることができる。

【0032】上記第 1 ないし第 4 の回路部品内蔵モジュールの製造方法では、回路部品を配線パターンに実装する工程は、回路部品と配線パターンとを半田によって電気的および機械的に接続する工程からなることが好ましい。上記工程によれば、熱硬化性樹脂を硬化させるために加熱を行う際に、加熱によって回路部品と配線パターンとの接続不良が発生することを防止できる。

【0033】上記第 1 ないし第 4 の回路部品内蔵モジュールの製造方法では、能動部品を配線パターンに実装する際に、能動部品の金パンプと配線パターンとを導電性接着剤によって電気的に接続することが好ましい。導電性接着剤を用いることによって、後の工程で加熱する際に、接続不良や部品の位置ずれが起こることを防止でき

る。

【0034】上記第1ないし第4の回路部品内蔵モジュールの製造方法では、熱硬化性樹脂が、エポキシ樹脂、フェノール樹脂およびシアネート樹脂から選ばれる少なくとも一つの熱硬化性樹脂を含むことが好ましい。これらの樹脂は、耐熱性や電気絶縁性に優れているからである。

【0035】上記第1ないし第4の回路部品内蔵モジュールの製造方法では、無機フィラーが Al_2O_3 、 MgO 、 BN 、 AlN および SiO_2 から選ばれる少なくとも一つの無機フィラーを含むことが好ましい。これらの無機フィラーを用いることによって、放熱性に優れた電気絶縁性基板が得られる。また、無機フィラーとして MgO を用いた場合は、電気絶縁性基板の線膨張係数を大きくすることができる。また、無機フィラーとして SiO_2 （特に非晶質 SiO_2 ）を用いた場合は、電気絶縁性基板の誘電率を小さくすることができる。また、無機フィラーとして BN を用いた場合は、線膨張係数を低くすることができる。

【0036】上記第1ないし第4の回路部品内蔵モジュールの製造方法では、配線パターンが、銅を含むことが好ましい。銅は電気抵抗が小さいため、微細な配線パターンを形成することができるからである。

【0037】上記第1ないし第4の回路部品内蔵モジュールの製造方法では、配線パターンが、導電性樹脂組成物を含むことが好ましい。導電性樹脂組成物を用いることによって、配線パターンを容易に形成することができる。

【0038】上記第1ないし第4の回路部品内蔵モジュールの製造方法では、回路部品が半導体ベアチップを含み、半導体ベアチップは配線パターンにフリップチップボンディングされていることが好ましい。半導体ベアチップをフリップチップボンディングすることによって、高密度に半導体素子を実装することができる。

【0039】上記第1ないし第4の回路部品内蔵モジュールの製造方法では、導電性樹脂組成物が、金、銀、銅およびニッケルから選ばれる少なくとも一つの金属を含む金属粒子を導電性成分として含み、エポキシ樹脂を樹脂成分として含むことが好ましい。上記金属は電気抵抗が低く、また、エポキシ樹脂は耐熱性や電気絶縁性に優れているからである。

【0040】上記第1ないし第4の回路部品内蔵モジュールの製造方法では、配線パターンが、エッチング法または打ち抜き法で形成された金属板のリードフレームからなることが好ましい。金属板のリードフレームは、電気抵抗が低いからである。エッチング法を用いることによって、微細なパターンの配線パターンを形成することができる。打ち抜き法を用いることによって、簡易な設備で配線パターンを形成することができる。

【0041】上記第1ないし第4の回路部品内蔵モジュール

の製造方法では、回路部品が、チップ状の抵抗、チップ状のコンデンサおよびチップ状のインダクタから選ばれる少なくとも一つの部品を含むことが好ましい。チップ状の部品を用いることによって、電気絶縁性基板に部品を容易に埋設することができる。

【0042】

【発明の実施の形態】以下、図面を参照して、本発明の実施の形態の一例について説明する。

（実施形態1）この実施形態1は、本発明の回路部品内蔵モジュールの一例であり、図1は、この実施形態の回路部品内蔵モジュール100の斜視断面図である。

【0043】図1を参照して、この実施形態の回路部品内蔵モジュール100は、電気絶縁性基板101と、電気絶縁性基板101の一主面および他主面に形成された配線パターン102aおよび102bと、配線パターン102bに接続され電気絶縁性基板101の内部に配置された回路部品103と、配線パターン102aおよび102bを電氣的に接続するインナービア104とを含む。

【0044】電気絶縁性基板101は、無機フィラーと熱硬化性樹脂とを含む混合物からなる。無機フィラーには、たとえば、 Al_2O_3 、 MgO 、 BN 、 AlN または SiO_2 などを用いることができる。無機フィラーは、混合物に対して70重量%から95重量%であることが好ましい。無機フィラーの平均粒子径は、 $0.1\mu m \sim 100\mu m$ 以下であることが好ましい。熱硬化性樹脂には、たとえば、耐熱性が高いエポキシ樹脂、フェノール樹脂またはシアネート樹脂が好ましい。エポキシ樹脂は、耐熱性が特に高いため特に好ましい。なお、混合物は、さらに分散剤、着色剤、カップリング剤または離型剤を含んでもよい。

【0045】配線パターン102aおよび102bは、電気導電性を有する物質からなり、たとえば、銅箔や導電性樹脂組成物からなる。配線パターンとして銅箔を用いる場合、たとえば、電解メッキにより作製された厚さ $18\mu m \sim 35\mu m$ 程度の銅箔が使用できる。銅箔は、電気絶縁性基板101との接着性を向上させるため、電気絶縁性基板101と接触する面を粗化することが望ましい。また、銅箔には、接着性および耐酸化性向上のため、銅箔表面をカップリング処理したものや、銅箔表面に錫、亜鉛またはニッケルをメッキしたものを使用してもよい。また、配線パターン102aおよび102bには、エッチング法または打ち抜き法で形成された金属板のリードフレームを用いてもよい。

【0046】回路部品103は、たとえば、能動部品103aおよび受動部品103bを含む。能動部品103aとしては、たとえば、トランジスタ、IC、LSIなどの半導体素子が用いられる。半導体素子は、半導体ベアチップであってもよい。受動部品103bとしては、チップ状の抵抗、チップ状のコンデンサまたはチッ

ブ状インダクタなどが用いられる。なお、回路部品 103 は、受動部品 103b を含まない場合であってもよい。

【0047】配線パターン 102b と能動部品 103a との接続には、たとえばフリップチップボンディングが用いられる。インナービア 104 は、たとえば、熱硬化性の導電性物質からなる。熱硬化性の導電性物質としては、たとえば、金属粒子と熱硬化性樹脂とを混合した導電性樹脂組成物を用いることができる。金属粒子としては、金、銀、銅またはニッケルなどを用いることができる。金、銀、銅またはニッケルは導電性が高いため好ましく、銅は導電性が高くマイグレーションも少ないため特に好ましい。熱硬化性樹脂としては、たとえば、エポキシ樹脂、フェノール樹脂またはシアネート樹脂を用いることができる。エポキシ樹脂は、耐熱性が高いため特に好ましい。

【0048】この実施形態 1 に示した回路部品内蔵モジュール 100 では、配線パターン 102a と配線パターン 102b とが、電気絶縁性基板 101 の貫通孔に充填されたインナービア 104 によって接続される。したがって、回路部品内蔵モジュール 100 では、高密度に回路部品 103 を実装することができる。

【0049】また、回路部品内蔵モジュール 100 では、電気絶縁性基板 101 に含まれる無機フィラーによって回路部品で発生した熱が速やかに伝導される。したがって、信頼性の高い回路部品内蔵モジュールが得られる。

【0050】また、回路部品内蔵モジュール 100 では、電気絶縁性基板 101 に用いる無機フィラーを選択することによって、電気絶縁性基板 101 の線膨張係数、熱伝導度、誘電率などを容易に制御することができる。電気絶縁性基板 101 の線膨張係数を半導体素子と略等しくすると、温度変化によるクラックの発生等を防止することができるため、信頼性の高い回路部品内蔵モジュールが得られる。電気絶縁性基板 101 の熱伝導性を向上させると、高密度で回路部品を実装した場合にも、信頼性の高い回路部品内蔵モジュールが得られる。電気絶縁性基板 101 の誘電率を低くすることによって、誘電損失の少ない高周波回路用モジュールが得られる。

【0051】また、回路部品内蔵モジュール 100 では、電気絶縁性基板 101 によって回路部品 103 を外気から遮断することができるため、湿度による信頼性低下を防止することができる。

【0052】また、本発明の回路部品内蔵モジュール 100 は、電気絶縁性基板 101 の材料として、無機フィラーと熱硬化性樹脂との混合物を用いているため、セラミック基板と異なり、高温で焼成する必要がなく製造が容易である。

【0053】なお、図 1 に示した回路部品内蔵モジュール

100 では、配線パターン 102a が電気絶縁性基板 101 に埋設されていない場合を示したが、配線パターン 102a が電気絶縁性基板 101 に埋設されていてもよい（図 3（h）参照）。

【0054】また、図 1 に示した回路部品内蔵モジュール 100 では、配線パターン 102a 上に回路部品が実装されていない場合を示したが、配線パターン 102a 上に回路部品を実装してもよく、さらに回路部品内蔵モジュールを樹脂モールドしてもよい（以下の実施形態において同様である）。配線パターン 102a 上に回路部品を実装することによって、さらに高密度に回路部品を実装できる。

【0055】（実施形態 2）この実施形態 2 では、図 1 に示した回路部品内蔵モジュールの製造方法の一実施形態を説明する。実施形態 2 で用いられる材料および回路部品は、実施形態 1 で説明したものである。

【0056】図 2（a）～（h）は回路部品内蔵モジュールの製造工程の一実施形態を示す断面図である。まず、図 2（a）に示すように、無機フィラーと熱硬化性樹脂とを含む混合物を加工することによって板状の混合物 200 を形成する。板状の混合物 200 は、無機フィラーと未硬化状態の熱硬化性樹脂とを混合してペースト状混練物とし、そのペースト状混練物を一定厚みに成型することによって形成することができる。

【0057】なお、板状の混合物 200 を、熱硬化性樹脂の硬化温度より低い温度で熱処理をしてもよい。熱処理をすることによって、混合物 200 の可撓性を維持しながら粘着性を除去することができるため、その後の処理が容易になる。また、溶剤によって熱硬化性樹脂を溶解させた混合物では、熱処理をすることによって、溶剤の一部を除去することができる。

【0058】その後、図 2（b）に示すように、混合物 200 の所望の位置に貫通孔 201 を形成することによって、貫通孔 201 が形成された板状体を形成する。貫通孔 201 は、たとえば、レーザ加工、ドリルによる加工または金型による加工で形成することができる。レーザ加工は、微細なピッチで貫通孔 201 を形成することができ、削り屑が発生しないため好ましい。レーザ加工では、炭酸ガスレーザやエキシマレーザを用いると加工が容易である。なお、貫通孔 201 は、ペースト状混練物を成型して板状の混合物 200 を形成する際に、同時に形成してもよい。

【0059】その後、図 2（c）に示すように、貫通孔 201 に導電性樹脂組成物 202 を充填することによって、貫通孔 201 に導電性樹脂組成物 202 が充填された板状体を形成する。

【0060】図 2（a）～（c）の工程と平行して、図 2（d）に示すように、銅箔 203 に回路部品 204 をフリップチップボンディングする。回路部品 204 は、導電性接着剤 205 を介して銅箔 203 と電氣的に接続

されている。導電性接着剤 205 には、たとえば、金、銀、銅、銀-パラジウム合金などを熱硬化性樹脂で混練したものが使用できる。また、導電性接着剤 205 の代わりに、金ワイヤボンディング法で作製したパンプまたは半田によるパンプを回路部品側にあらかじめ形成し、熱処理によって金または半田の溶解して回路部品 204 を実装することも可能である。さらに、半田パンプと導電性接着剤とを併用することも可能である。

【0061】なお、銅箔 203 に実装した回路部品 204 と銅箔 203 との間に封止樹脂を注入してもよい（以下の実施形態において、回路部品と銅箔との間あるいは回路部品と配線パターンとの間に封止樹脂を注入してもよいことは同様である）。封止樹脂の注入によって、後の工程で半導体素子を板状体に埋設する際に、半導体素子と配線パターンとの間に隙間ができることを防止することができる。封止樹脂には通常のフリップチップボンディングに使用されるアンダーフィル樹脂を用いることができる。

【0062】図 2 (a) ~ (c) の工程と平行して、銅箔 206 を形成する。その後、図 2 (f) に示すように、回路部品 204 を実装した銅箔 203、図 2 (c) の板状体および銅箔 206 を位置合わせして重ねる。

【0063】その後、図 2 (g) に示すように、位置合わせして重ねたものを加圧することによって回路部品 204 が埋設された板状体を形成した後、これを加熱することによって、混合物 200 および導電性樹脂組成物 202 中の熱硬化性樹脂を硬化させ、回路部品 204 が埋設された板状体を形成する。加熱は、混合物 200 および導電性樹脂組成物 202 中の熱硬化性樹脂が硬化する温度以上の温度（たとえば 150℃ ~ 260℃）で行い、混合物 200 は電気絶縁性基板 207 となり、導電性樹脂組成物はインナービア 208 となる。この工程によって、銅箔 203 および 206 と回路部品 204 と電気絶縁性基板 207 とが機械的に強固に接着する。また、インナービア 208 によって、銅箔 203 および 206 が電氣的に接続される。なお、加熱によって混合物 200 および導電性樹脂組成物 202 中の熱硬化性樹脂を硬化させる際に、加熱しながら 10 kg/cm² ~ 200 kg/cm² の圧力で加圧することによって、回路部品モジュールの機械的強度を向上させることができる（以下の実施形態において同様である）。

【0064】その後、図 2 (h) に示すように、銅箔 203 および 206 を加工することによって配線パターン 209 および 210 を形成する。このようにして、実施形態 1 で説明した回路部品内蔵モジュールが形成される。上記製造方法によれば、実施形態 1 で説明した回路部品内蔵モジュールを容易に製造することができる。

【0065】なお、実施形態 2 では、貫通孔 201 に充填する導電性物質として導電性樹脂組成物 202 を用いたが、熱硬化性の導電性物質であればよい（以下の実施

形態において同様である）。

【0066】（実施形態 3）この実施形態 3 では、図 1 に示した回路部品内蔵モジュールの製造方法の他の一実施形態を説明する。実施形態 3 で用いられる材料および回路部品は、実施形態 1 で説明したものである。

【0067】図 3 (a) ~ (h) は、実施形態 3 における回路部品内蔵モジュールの製造工程を示す断面図である。まず、図 3 (a) に示すように、無機フィラーと熱硬化性樹脂とを含む混合物を加工することによって板状の混合物 300 を形成する。この工程は図 2 (a) と同様であるため、重複する説明は省略する。

【0068】その後、図 3 (b) に示すように、混合物 300 の所望の位置に、貫通孔 301 を形成する。この工程は図 2 (b) と同様であるため、重複する説明は省略する。

【0069】その後、図 3 (c) に示すように、貫通孔 301 に導電性樹脂組成物 302 を充填することによって、貫通孔 301 に導電性樹脂組成物 302 が充填された板状体を形成する。

【0070】図 3 (a) ~ (c) の工程と平行して、図 3 (d) に示すように、離型フィルム 305 上に配線パターン 303 を形成し、配線パターン 303 に回路部品 304 を実装する。回路部品 304 を実装する方法は、図 2 (d) で説明した方法と同様であるため、重複する説明は省略する。離型フィルム 305 には、たとえば、ポリエチレンテレフタレートやポリフェニレンサルファイトのフィルムを用いることができる。配線パターン 303 は、たとえば、離型フィルム 305 に銅箔を接着した後フォトリソ工程およびエッチング工程を行うことによって形成できる。また、配線パターン 303 には、エッチング法または打ち抜き法で形成された金属板のリードフレームを用いてもよい。

【0071】図 3 (a) ~ (c) の工程と平行して、図 3 (e) に示すように、離型フィルム 307 上に配線パターン 306 を形成する。配線パターン 306 は、配線パターン 303 と同様の方法で形成できる。

【0072】その後、図 3 (f) に示すように、配線パターン 303 および 306 と導電性物質 302 とが所望の部分で接続されるように、離型フィルム 305、図 2 (c) の板状体および離型フィルム 307 を位置合わせして重ねる。

【0073】その後、図 3 (g) に示すように、位置合わせして重ねたものを加圧し加熱することによって、混合物 300 および導電性樹脂組成物 302 中の熱硬化性樹脂を硬化させ、回路部品 304 ならびに配線パターン 303 および 306 が埋設された板状体を形成する。加熱は、混合物 300 および導電性樹脂組成物 302 中の熱硬化性樹脂が硬化する温度以上の温度（たとえば 150℃ ~ 260℃）で行い、混合物 300 は電気絶縁性基板 308 となり、導電性樹脂組成物 302 はインナービ

ア 3 0 9 となる。インナービア 3 0 9 によって、配線パターン 3 0 3 および 3 0 6 が電気的に接続される。

【0074】その後、図 3 (h) に示すように、離型フィルム 3 0 5 および 3 0 7 を図 3 (g) の板状体から剥離する。このようにして、実施形態 1 で説明した回路部品内蔵モジュールが形成される。上記製造方法によれば、実施形態 1 で説明した回路部品内蔵モジュールを容易に製造することができる。

【0075】なお、本方法では、あらかじめ配線パターン 3 0 6 を形成した離型フィルム 3 0 7 を用いるため、配線パターン 3 0 6 が電気絶縁性基板 3 0 8 に埋め込まれ表面が平坦な回路部品内蔵モジュールを製造できる。表面が平坦であることによって配線パターン 3 0 6 上に高密度に部品を実装することができるため、より高密度に回路部品を実装できる。

【0076】(実施形態 4) この実施形態 4 では、本発明の多層構造を有する回路部品内蔵モジュールの一実施形態を説明する。図 4 は、この実施形態 4 の回路部品内蔵モジュール 4 0 0 の斜視断面図である。

【0077】図 4 を参照して、この実施形態の回路部品内蔵モジュール 4 0 0 は、積層された電気絶縁性基板 4 0 1 a、4 0 1 b および 4 0 1 c からなる電気絶縁性基板 4 0 1 と、電気絶縁性基板 4 0 1 の主面および内部に形成された配線パターン 4 0 2 a、4 0 2 b、4 0 2 c および 4 0 2 d と、電気絶縁性基板 4 0 1 の内部に配置され配線パターン 4 0 2 a、4 0 2 b または 4 0 2 c に接続された回路部品 4 0 3 と、配線パターン 4 0 2 a、4 0 2 b、4 0 2 c および 4 0 2 d を電気的に接続するインナービア 4 0 4 とを含む。

【0078】電気絶縁性基板 4 0 1 a、4 0 1 b および 4 0 1 c は、無機フィラーと熱硬化性樹脂とを含む混合物からなる。無機フィラーには、たとえば、 Al_2O_3 、 MgO 、 BN 、 AlN または SiO_2 などを用いることができる。無機フィラーは、混合物に対して 70 重量% ~ 95 重量% であることが好ましい。無機フィラーの平均粒子径は、 $0.1\mu m \sim 100\mu m$ であることが好ましい。熱硬化性樹脂には、たとえば、耐熱性が高いエポキシ樹脂、フェノール樹脂またはシアネート樹脂が好ましい。エポキシ樹脂は、耐熱性が特に高いため特に好ましい。なお、混合物は、さらに分散剤、着色剤、カップリング剤または離型剤を含んでいてもよい。

【0079】配線パターン 4 0 2 a、4 0 2 b、4 0 2 c および 4 0 2 d は、実施形態 1 で説明した配線パターン 1 0 2 a および 1 0 2 b と同様であるので、重複する説明は省略する。

【0080】回路部品 4 0 3 は、たとえば、能動部品 4 0 3 a や受動部品 4 0 3 b を含む。能動部品 4 0 3 a としては、たとえば、トランジスタ、IC、LSI などの半導体素子が用いられる。半導体素子は、半導体ベアチップであってもよい。受動部品 4 0 3 b としては、チ

ップ状の抵抗、チップ状のコンデンサまたはチップ状インダクタなどが用いられる。なお、回路部品 4 0 3 は、受動部品 4 0 3 b を含まない場合であってもよい。

【0081】配線パターン 4 0 2 a、4 0 2 b および 4 0 2 c と能動部品 4 0 3 a との接続には、たとえばフリップチップボンディングが用いられる。インナービア 4 0 4 は、たとえば、熱硬化性の導電性物質からなる。インナービア 4 0 4 としては、たとえば、金属粒子と熱硬化性樹脂とを混合した導電性樹脂組成物を用いることができる。金属粒子の材料としては、金、銀、銅またはニッケルなどの金属を用いることができる。金、銀、銅またはニッケルは導電性が高いため好ましく、銅は導電性が高くマイグレーションも少ないため特に好ましい。また、熱硬化性樹脂としては、たとえば、エポキシ樹脂、フェノール樹脂またはシアネート樹脂を用いることができる。エポキシ樹脂は、耐熱性が高いため特に好ましい。

【0082】なお、図 4 に示した回路部品内蔵モジュール 4 0 0 は、配線パターン 4 0 2 d が電気絶縁性基板 4 0 1 c に埋設されていない場合を示したが、配線パターン 4 0 2 d が電気絶縁性基板 4 0 1 c に埋設されている場合もよい(図 6 (g) 参照)。

【0083】また、図 4 には 3 層構造の回路部品内蔵モジュール 4 0 0 を示したが、設計に応じた多層構造とすることができる(以下の実施形態において同様である)。

(実施形態 5) この実施形態 5 では、実施形態 4 に示した回路部品内蔵モジュールの製造方法の一実施形態を説明する。実施形態 5 で用いられる材料および回路部品は、実施形態 4 で説明したものである。

【0084】図 5 を参照して、実施形態 4 に示した回路部品内蔵モジュールの製造方法の一例を説明する。図 5 (a) ~ (h) は、この実施形態の回路部品内蔵モジュールの製造工程を示す断面図である。

【0085】まず、図 5 (a) に示すように、無機フィラーと熱硬化性樹脂とを含む混合物を加工することによって板状の混合物 5 0 0 を形成し、貫通孔に導電性樹脂組成物 5 0 1 を充填することによって、貫通孔に導電性樹脂組成物 5 0 1 が充填された板状体を形成する。この工程は、図 2 (a) ~ (c) で説明した工程と同様であるので、重複する説明は省略する。

【0086】一方、離型フィルム 5 0 3 上に配線パターン 5 0 6 を形成し、配線パターン 5 0 6 上に能動部品 5 0 4 および受動部品 5 0 5 を実装する。この工程は、図 3 (d) で説明したものと同様であり、重複する説明は省略する。

【0087】その後、図 5 (b) に示すように、図 5 (a) の板状体と離型フィルム 5 0 3 とを位置合わせして重ねて加圧した後、離型フィルム 5 0 3 を剥離することによって、配線パターン 5 0 6、能動部品 5 0 4 およ

び受動部品505が埋設された板状体を形成する。

【0088】図5(a)および(b)の工程と平行して、図5(a)および(b)と同様の工程で、配線パターン506および回路部品が埋設された板状体を複数形成する(図5(c)および(d)、図5(e)および(f)参照)。なお、配線パターン506と回路部品は、設計に応じて各層ごとに異なる。

【0089】その後、図5(g)に示すように、図5(b)、(d)および(f)の板状体を位置合わせして重ね、図5(f)の板状体の配線パターンが形成されていない主面上にさらに銅箔507を重ねる。

【0090】その後、図5(h)に示すように、図5(g)で重ねた板状体および銅箔507を加圧し加熱することによって多層構造を有する板状体を形成する。加熱は、混合物500および導電性樹脂組成物501中の熱硬化性樹脂が硬化する温度以上の温度(たとえば150℃~260℃)で行い、混合物500は電気絶縁性基板508となり、導電性樹脂組成物501はインナービア509となる。この工程によって、回路部品504および505、銅箔507および電気絶縁性基板508が機械的に強固に接着する。また、インナービア509によって、配線パターン506および銅箔507が電氣的に接続される。その後、銅箔507を加工して配線パターン510を形成する。

【0091】このようにして、多層構造を有する回路部品内蔵モジュールを形成できる。上記製造方法によれば、多層構造を有する回路部品内蔵モジュールを容易に製造することができる。

【0092】(実施形態6) この実施形態6では、実施形態4で説明した回路部品内蔵モジュールの製造方法の他の一実施形態を説明する。実施形態6で用いられる材料および回路部品は、実施形態4で説明したものである。

【0093】図6を参照して、この実施形態における回路部品内蔵モジュールの製造方法の一例を説明する。図6(a)~(g)は、この実施形態における回路部品内蔵モジュールの製造工程を示す断面図である。

【0094】まず、図6(a)に示すように、無機フィラーと熱硬化性樹脂とを含む混合物を加工することによって板状の混合物600を形成し、貫通孔に導電性物質601を充填することによって貫通孔に導電性樹脂組成物601が充填された板状体を形成する。この工程は、図2(a)~(c)で説明したものと同様であり、重複する説明は省略する。一方、離型フィルム603上に配線パターン606を形成し、配線パターン606上に能動部品604および受動部品605を実装する。この工程は、図3(d)で説明したものと同様であり、重複する説明は省略する。

【0095】その後、図6(b)に示すように、図6

(a)の板状の混合物600と離型フィルム603とを位置合わせして重ねて加圧した後、離型フィルム603を剥離することによって、配線パターン606、能動部品604および受動部品605が埋設された板状体を形成する。

【0096】図6(a)および(b)の工程と平行して、図6(a)および(b)と同様の工程で、配線パターン606および回路部品が埋設された板状体を形成する(図6(c)および(d)参照)。なお、配線パターン606と回路部品は、設計に応じて各層ごとに異なる。

【0097】図6(a)および(b)の工程と平行して、図6(e)に示すように、離型フィルム603上に、配線パターン607を形成する。その後、図6(f)に示すように、図6(b)および(d)の板状体を位置合わせして重ね、図6(d)の板状体の配線パターン606が形成されていない主面上に、さらに図6(e)の離型フィルム603を配線パターン607が内側になるように重ねる。

【0098】その後、図6(g)に示すように、図6(f)で重ねた板状体および離型フィルム603を加圧し加熱することによって、多層構造を有する板状体を形成する。加熱は、混合物600および導電性樹脂組成物601中の熱硬化性樹脂が硬化する温度以上の温度(たとえば150℃~260℃)で行い、混合物600は電気絶縁性基板608となり、導電性樹脂組成物601はインナービア609となる。この工程によって、能動部品604、受動部品605、配線パターン606および607、および電気絶縁性基板608が機械的に強固に接着する。また、インナービア609によって、配線パターン606および607が電氣的に接続される。

【0099】その後、多層構造を有する板状体から離型フィルム603を剥離することによって、多層構造を有する回路部品内蔵モジュールを形成できる。このようにして、上記製造方法によれば、多層構造を有する回路部品内蔵モジュールを容易に製造することができる。

【0100】

【実施例】以下に、本発明の具体的な実施例を説明する。

(実施例1) 本発明の回路部品内蔵モジュールの作製に際し、無機フィラーと熱硬化性樹脂とを含む混合物からなる電気絶縁性基板の作製方法の一例について説明する。

【0101】本実施例では、表1に示す配合組成で電気絶縁性基板を作製した。なお、比較例を試料番号1に示す。

【0102】

【表1】

試料番号	無機フィラー		熱硬化樹脂		その他添加物 (wt%)	熱伝導度 (W/mK)	線膨張係数 (ppm/°C)	誘電率 1MHz	誘電損失 1MHz(%)	絶縁耐圧(AC) KV/mm
	種類	量(wt%)	種類	量(wt%)						
1	Al ₂ O ₃	60	液状エポキシ樹脂 WE-2025	39.8	カーボンブラック (0.2)	0.52	45	3.5	0.3	8.1
2	Al ₂ O ₃	70		29.8		0.87	32	4.7	0.3	10.1
3	Al ₂ O ₃	80		19.8		1.2	26	5.8	0.3	16.5
4	Al ₂ O ₃	85		14.8		2.8	21	6.1	0.2	15.5
5	Al ₂ O ₃	90		9.8		4.5	16	6.7	0.2	18.7
6	Al ₂ O ₃	95		4.8		5.5	11	7.1	0.2	17.1
7	MgO	78	液状エポキシ樹脂 WE-2025	21.8	カーボンブラック (0.2)	4.2	24	8.1	0.4	15.2
8	BN	77		22.8		5.5	10	6.8	0.3	17.4
9	AlN	85		14.8		5.8	18	7.3	0.3	19.3
10	SiO ₂	75		24.8		2.2	7	3.5	0.2	18.2
11	Al ₂ O ₃	90	フェノール樹脂	9.8	カーボンブラック (0.2)	4.1	31	7.7	0.5	13.2
12	Al ₂ O ₃	90	シアネート樹脂	9.8	分散剤 (0.2)	3.8	15	6.7	0.2	14.5

液状エポキシ樹脂: 日本ペルノックス(株)製WE-2025
 フェノール樹脂: 大日本インキ(株)製フェノライトVH-4150
 シアネート樹脂: 旭チバ(株)製AroCyM-30
 カーボンブラック: 東洋カーボン(株)製R-930
 分散剤: 第1工業製炭(株)製プライサーフS-208F
 Al₂O₃: 昭和電工(株)製SA-40
 SiO₂: 関東化学(株)試薬1級
 AlN: ダウ社製
 BN: 電気化学工業(株)製
 MgO: 関東化学(株)試薬1級

【0103】この実施例では、液状エポキシ樹脂には、日本ペルノックス(株)製のエポキシ樹脂(WE-2025、酸無水系硬化剤含む)を用いた。フェノール樹脂には、大日本インキ(株)製のフェノール樹脂(フェノライト、VH4150)を用いた。シアネート樹脂には、旭チバ(株)製のシアネート樹脂(AroCy、M-30)を用いた。この実施例では、添加物としてカーボンブラックまたは分散剤を加えた。

【0104】板状体の作製は、まず、表1の組成で混合されたペースト状の混合物を、所定量だけ離型フィルム上に滴下する。ペースト状の混合物は、無機フィラーと

液状の熱硬化性樹脂とを攪拌混合機によって10分程度混合して作製した。使用した攪拌混合機は、所定の容量の容器に無機フィラーと液状の熱硬化性樹脂とを投入し、容器自身を回転させながら公転させるもので、混合物の粘度が比較的高くても充分な分散状態が得られる。離型フィルムには厚み75μmのポリエチレンテレフタレートフィルムを用い、フィルム表面にシリコンによる離型処理を施した。

【0105】次に、離型フィルム上のペースト状の混合物にさらに離型フィルムを重ね、加圧プレスで厚さ500μmになるようにプレスして、板状の混合物を得た。

次に、離型フィルムで挟まれた板状の混合物を離型フィルムごと加熱し、板状の混合物の粘着性がなくなる条件下で熱処理した。熱処理は、120℃の温度で15分間保持である。この熱処理によって、板状の混合物の粘着性が失われるため、離型フィルムの剥離が容易になる。この実施例で用いた液状エポキシ樹脂は、硬化温度が130℃であるため、この熱処理条件下では、未硬化状態（Bステージ）である。

【0106】次に、板状の混合物から離型フィルムを剥離し、板状の混合物を耐熱性離型フィルム（PPS：ポリフェニレンサルファイト、厚さ75μm）で挟んで、50kg/cm²の圧力で加圧しながら170℃の温度で加熱することによって板状の混合物を硬化させた。

【0107】次に、硬化した板状の混合物から耐熱性離型フィルムを剥離することによって、電気絶縁性基板を得た。この電気絶縁性基板を所定の寸法に加工して、熱伝導度、線膨張係数などを測定した。熱伝導度は、10mm角に切断した試料の表面を加熱ヒータに接触させて加熱し、反対面の温度上昇から計算で求めた。線膨張係数は、室温から140℃まで温度上昇させた場合の電気絶縁性基板の寸法変化を測定し、その寸法変化の平均値から求めた。絶縁耐圧は、電気絶縁性基板の厚み方向にAC電圧を印加した場合の絶縁耐圧を求め、単位厚み当たりの絶縁耐圧を計算した。

【0108】表1に示すように、上記の方法で作製された電気絶縁性基板は、無機フィラーとしてAl₂O₃を用いた場合には、従来のガラスエポキシ基板（熱伝導度0.2w/mK～0.3w/mK）に比べて熱伝導度が約10倍以上となった。Al₂O₃の量を85重量%以上とすることによって、熱伝導度を2.8w/mK以上とすることができた。Al₂O₃はコストが安いという利点もある。

【0109】また、無機フィラーとしてAlN、MgOを用いた場合では、Al₂O₃を用いた場合と同等以上の熱伝導度が得られた。また、無機フィラーとして非晶質SiO₂を用いた場合では、線膨張係数がシリコン半導体（線膨張係数3×10⁻⁶/℃）により近くなった。したがって、無機フィラーとして非晶質SiO₂を用いた電気絶縁性基板は、半導体を直接実装するフリップチップ用基板として好ましい。

【0110】また、無機フィラーとしてSiO₂を用いた場合には、誘電率が低い電気絶縁性基板が得られた。SiO₂は比重が軽いという利点もある。無機フィラーとしてSiO₂を用いた回路部品内蔵モジュールは、携帯電話などの高周波用モジュールとして好ましい。

【0111】また、無機フィラーとしてBNを用いた場合には、熱伝導度が高く線膨張係数が低い電気絶縁性基板が得られた。表1の比較例（試料番号1）に示すように、無機フィラーとして60重量%のAl₂O₃を用いた場合を除いて、電気絶縁性基板の絶縁耐圧は、10kV

/mm以上であった。電気絶縁性基板の絶縁耐圧は、電気絶縁性基板の材料である無機フィラーと熱硬化性樹脂との接着性の指標となる。すなわち、無機フィラーと熱硬化性樹脂との接着性が悪いと、その間に微小な隙間が生じて絶縁耐圧が低下する。このような微小な隙間は回路部品内蔵モジュールの信頼性低下を招く。一般に、絶縁耐圧が10kV/mm以上であれば無機フィラーと熱硬化性樹脂との接着性が良好であると判断できる。したがって、無機フィラーの量は70重量%以上であることが好ましい。

【0112】なお、熱硬化性樹脂の含有量が低いと電気絶縁性基板の強度が低下するため、熱硬化性樹脂は4.8重量%以上であることが好ましい。

（実施例2）実施例2は、実施形態2で説明した方法で回路部品内蔵モジュールを作製した一例である。

【0113】本実施例に使用した電気絶縁性基板の組成は、Al₂O₃（昭和電気（株）製AS-40、球状、平均粒子径12μm）が90重量%、液状エポキシ樹脂（日本レック（株）製、EF-450）が9.5重量%、カーボンブラック（東洋カーボン（株）製）が0.2重量%、カップリング剤（味の素（株）製、チタネート系、46B）が0.3重量%である。

【0114】上記材料を実施例1と同様の条件で処理することによって、板状体（厚み500μm）を作製した。上記板状体を所定の大きさに切断し、炭酸ガスレーザを用いてインナービアホール接続をするための貫通孔（直径0.15mm）を形成した（図2（b）参照）。

【0115】この貫通孔に、導電性樹脂組成物をスクリーン印刷法によって充填した（図2（c）参照）。導電性樹脂組成物は、球状の銅粒子85重量%と、ビスフェノールA型エポキシ樹脂（油化シェルエポキシ製、エビコート828）3重量%と、グルシジルエステル系エポキシ樹脂（東都化成製、YD-171）9重量%と、アミンアダクト硬化剤（味の素製、MY-24）3重量%とを混練して作製した。

【0116】次に、厚さ35μmの銅箔の片面を粗化し、粗化した面に導電性接着剤を用いて半導体素子をフリップチップボンディングした（図2（d）参照）。次に、半導体素子を実装した銅箔と、導電性樹脂組成物を充填した板状体と、別途作製した銅箔（片面を粗化処理した銅箔で厚さ35μm）とを位置合わせして重ねた（図2（f）参照）。この時、銅箔の粗化面は、板状体側になるように重ねた。

【0117】次に、これを熱プレス機によってプレス温度120℃、圧力10kg/cm²で5分間加熱加圧した。硬化温度より低い温度での加熱によって、板状体中の熱硬化性樹脂が軟化するため、半導体素子が板状体中に容易に埋没した。

【0118】次に、加熱温度を上昇させて175℃で60分間加熱した（図2（g）参照）。この加熱によっ

て、板状体中のエポキシ樹脂および導電性樹脂組成物中のエポキシ樹脂が硬化し、半導体素子および銅箔と板状体とが機械的に強固に接続された。また、この加熱によって、導電性樹脂組成物と銅箔とが電氣的（インナービア接続）、機械的に接続された。

【0119】次に、半導体素子が埋設された板状体の表面の銅箔を、フォトリソ工程およびエッチング工程によってエッチングし、配線パターンを形成した（図2（h）参照）。このようにして、回路部品内蔵モジュールを作成した。

【0120】本実施例によって作製された回路部品内蔵モジュールの信頼性を評価するため、半田リフロー試験および温度サイクル試験を行った。半田リフロー試験は、ベルト式リフロー試験機を用い、最高温度が260℃で10秒のサイクルを10回繰り返すことで行った。温度サイクル試験は、125℃で30分間保持した後、-60℃の温度で30分間保持する工程を200サイクル繰り返すことによって行った。

【0121】半田リフロー試験および温度サイクル試験のいずれにおいても、本実施例の回路部品内蔵モジュールにはクラックが発生せず、超音波探傷装置を用いても特に異常は認められなかった。この試験から、半導体素子と電気絶縁性基板とは、強固に接着していることがわかる。また、導電性樹脂組成物によるインナービア接続の抵抗値も、試験開始前後でほとんど変化がなかった。

【0122】（実施例3）実施例3は、実施形態3で説明した方法で回路部品内蔵モジュールを作製した一例である。

【0123】まず、実施例2と同様の方法で、貫通孔に導電性樹脂組成物が充填された板状体（厚さ500μm）を作製した（図3（c）参照）。次に、離型フィルム（ポリフェニレンサルファイト製、厚さ150μm）に、厚さ35μmの銅箔を接着剤によって接着した。この銅箔は、片面が粗化処理されており、光沢面が接着剤側になるように接着した。

【0124】次に、離型フィルム上の銅箔を、フォトリソ工程およびエッチング工程によってエッチングして、配線パターンを形成した。さらにこの配線パターン上に、半田バンプを用いて半導体素子をフリップチップボンディングした（図3（d）参照）。

【0125】次に、配線パターンに実装した半導体素子と配線パターンとの隙間に封止樹脂を注入した。具体的には、70℃に加熱したホットプレートを傾け、そのホットプレート上に、半導体素子を実装した配線パターンを有する離型フィルムを設置した後、半導体素子と配線パターンとの間に注射器で徐々に封止樹脂を注入した。10秒程度で半導体素子と配線パターンとの間に封止樹脂を注入できた。ホットプレートで加熱するのは、封止樹脂の粘度を下げて短時間に注入できるようにするためである。また、ホットプレートを傾けるのは注入を容易

にするためである。封止樹脂には、テクノアルファ（株）製EL18Bを用いた。EL18Bは、一液性のエポキシ樹脂にSiO₂粉末を混入した樹脂である。

【0126】一方、上記工程と平行して、上記工程と同様に、片面に配線パターンが形成された離型フィルム（ポリフェニレンサルファイト製、厚さ150μm）を作製した（図3（e）参照）。

【0127】次に、半導体素子をボンディングした離型フィルムと、貫通孔に導電性樹脂組成物が充填された板状体と、片面に配線パターンが形成された離型フィルムとを、位置合わせして重ねた（図3（f）参照）。

【0128】次に、これを熱プレス機によってプレス温度120℃、圧力10kg/cm²で5分間加熱加圧した。硬化温度より低い温度での加熱によって、板状体中の熱硬化性樹脂が軟化するため、半導体素子および配線パターンが板状体中に容易に埋没した。

【0129】次に、加熱温度を上昇させて175℃で60分間加熱した（図3（g）参照）。この加熱によって、板状体および導電性樹脂組成物中のエポキシ樹脂が硬化するため、半導体素子および配線パターンと板状体とが機械的に強固に接続された。また、この加熱によって、導電性樹脂組成物と配線パターンとが電氣的（インナービア接続）、機械的に接続された。さらに、この加熱によって、半導体素子と配線パターンとの間に注入された封止樹脂も硬化した。

【0130】次に、板状体から離型フィルムを剥離した（図3（h）参照）。ポリフェニレンサルファイト製の離型フィルムは、上記加熱温度以上の耐熱性がある。また、銅箔の粗化された面は板状体およびインナービアと接着し、銅箔の光沢面は離型フィルムと接着している。したがって、板状体およびインナービアと銅箔との接着強度は、離型フィルムと銅箔との接着強度よりも大きい。そのため、離型フィルムだけを剥離することができる。このようにして、回路部品内蔵モジュールを作成した。

【0131】実施例3によって作製された回路部品内蔵モジュールの信頼性を評価するため、実施例2と同様の条件で、半田リフロー試験および温度サイクル試験を行った。

【0132】半田リフロー試験および温度サイクル試験のいずれにおいても、実施例3の回路部品内蔵モジュールにはクラックが発生せず、超音波探傷装置を用いても特に異常は認められなかった。この試験から、半導体素子と電気絶縁性基板とは、強固に接着していることがわかる。また、導電性樹脂組成物によるインナービア接続の抵抗値も、試験開始前後でほとんど変化がなかった。

【0133】（実施例4）この実施例4は、実施形態5で説明した方法で多層構造を有する回路部品内蔵モジュールを作製した一例である。

【0134】この実施例4では、回路部品として、半導体素子とチップ部品とを用いた。まず、実施例2と同様

の方法で、貫通孔に導電性樹脂組成物が充填された板状体を形成した。

【0135】次に、貫通孔に導電性樹脂組成物が充填された板状体と、回路部品がフリップチップボンディングされた配線パターンを備える離型フィルム（ポリフェニレンサルファイト製）とを、位置合わせして重ねた（図5（a）参照）。

【0136】次に、これを熱プレス機によって、プレス温度120℃、圧力10kg/cm²で5分間加熱加圧した。硬化温度より低い温度での加熱によって、板状体中の熱硬化性樹脂が軟化するため、回路部品が板状体中に容易に埋没した。そして、離型フィルムを板状体から剥離することによって回路部品が埋設された板状体を形成した（図5（b）参照）。

【0137】この板状体を複数個作製し、複数個の板状体と銅箔とを位置合わせして重ねた（図5（g）参照）。次に、これを熱プレス機によって、プレス温度175℃、圧力50kg/cm²で60分間加熱加圧した。この加熱加圧処理によって、回路部品が埋設された複数の板状体と銅箔とが一体となって、一つの板状体が形成された。この加熱加圧処理によって、板状体および導電性樹脂組成物中のエポキシ樹脂が硬化し、回路部品および配線パターンと板状体とが機械的に強固に接続された。また、この加熱加圧処理によって、銅箔および配線パターンと導電性樹脂組成物とが電気的（インナービア接続）、機械的に接続された。

【0138】次に、回路部品が埋設された板状体の表面の銅箔を、フォトリソ工程およびエッチング工程によってエッチングすることによって、配線パターンを形成した（図5（h）参照）。このようにして、多層構造を有する回路部品内蔵モジュールを作製した。

【0139】実施例4によって作製された回路部品内蔵モジュールの信頼性を評価するため、実施例2と同様の条件で、半田リフロー試験および温度サイクル試験を行った。

【0140】半田リフロー試験および温度サイクル試験のいずれにおいても、実施例4の回路部品内蔵モジュールにはクラックが発生せず、超音波探傷装置を用いても特に異常は認められなかった。この試験から、半導体素子と電気絶縁性基板とは、強固に接着していることがわかる。また、導電性樹脂組成物によるインナービア接続の抵抗値も、試験開始前後でほとんど変化がなかった。

【0141】（実施例5）この実施例5は、実施形態6で説明した方法で多層構造を有する回路部品内蔵モジュールを作製した一例である。

【0142】まず、実施例2と同様の方法で、貫通孔に導電性樹脂組成物が充填された板状体を形成した。次に、貫通孔に導電性樹脂組成物が充填された板状体と、回路部品がフリップチップボンディングされた配線パターンを備える離型フィルム（ポリフェニレンサルファイト製）とを、位置合わせして重ねた（図6（a）参照）。

ト製）とを、位置合わせして重ねた（図6（a）参照）。

【0143】次に、これを熱プレス機によって、プレス温度120℃、圧力10kg/cm²で5分間加熱加圧した。硬化温度より低い温度での加熱によって、板状体中の熱硬化性樹脂が軟化するため、回路部品が板状体中に容易に埋没した。そして、離型フィルムを板状体から剥離することによって板状体を形成した（図6（b）参照）。同様に、回路部品が埋設された板状体を形成した（図6（d）参照）。

【0144】次に、離型フィルム（ポリフェニレンサルファイト製）の片面に配線パターンを形成した（図6（e）参照）。次に、回路部品が埋設された2個の板状体と、配線パターンが形成された離型フィルムとを位置合わせして重ねた（図6（f）参照）。

【0145】次に、これを熱プレス機によって、プレス温度175℃、圧力50kg/cm²で60分間加熱加圧した。この加熱加圧処理によって、回路部品が埋設された複数の板状体と離型フィルムとが一体となって、一つの板状体が形成された。この加熱加圧処理によって、板状体中のエポキシ樹脂が硬化し、回路部品および配線パターンと板状体とが機械的に強固に接続された。また、この加熱加圧処理によって導電性樹脂組成物中のエポキシ樹脂が硬化し、配線パターンと導電性樹脂組成物とが電気的（インナービア接続）、機械的に接続された。

【0146】次に、一体となった板状体から離型フィルムを剥離することによって、多層構造を有する回路部品内蔵モジュールを作製した（図6（g）参照）。実施例5によって作製された回路部品内蔵モジュールの信頼性を評価するため、実施例2と同様の条件で、半田リフロー試験および温度サイクル試験を行った。

【0147】半田リフロー試験および温度サイクル試験のいずれにおいても、実施例5の回路部品内蔵モジュールにはクラックが発生せず、超音波探傷装置を用いても特に異常は認められなかった。この試験から、半導体素子と電気絶縁性基板とは、強固に接着していることがわかる。また、導電性樹脂組成物によるインナービア接続の抵抗値も、試験開始前後でほとんど変化がなかった。

【0148】

【発明の効果】以上説明したように、本発明の回路部品内蔵モジュールでは、無機フィラーと熱硬化性樹脂との混合物からなる電気絶縁性基板を用いるとともにインナービアホール接続法を用いているため、高密度に回路部品を実装することができ放熱性も高い。したがって、本発明の回路部品内蔵モジュールでは、高密度に回路部品が実装され且つ信頼性が高い回路部品内蔵モジュールが得られる。

【0149】また、本発明の回路部品内蔵モジュールでは、多層構造とすることによって、さらに高密度に回路

部品が実装することができる。さらに、本発明の回路部品内蔵モジュールでは、無機フィラーを選択することによって、電気絶縁性基板の熱伝導度、線膨張係数、誘電率などを制御することが可能である。したがって、本発明の回路部品内蔵モジュールでは、電気絶縁性基板の線膨張係数を半導体素子とほぼ同じにすることが可能であるため、半導体素子を内蔵した回路部品内蔵モジュールとして好ましい。また、電気絶縁性基板の熱伝導度を向上させることができるため、放熱を必要とする半導体素子などを内蔵した回路部品内蔵モジュールとして好ましい。さらに、電気絶縁性基板の誘電率を低くすることもできるため、高周波回路用の回路部品内蔵モジュールとして好ましい。

【0150】本発明の回路部品内蔵モジュールの製造方法では、上記回路部品内蔵モジュールを容易に製造することができる。また、本発明の回路部品内蔵モジュールの製造方法では、配線パターンを形成した離型フィルムを用いることによって、配線パターンを電気絶縁性基板に埋設することができるため、表面が平滑な回路部品内蔵モジュールが得られる。したがって、表面の配線パターンにさらに回路部品を実装する場合に、高密度で回路部品を実装することができる。

【図面の簡単な説明】

【図1】 本発明の回路部品内蔵モジュールの一実施形態を示す斜視断面図である。

【図2】 本発明の回路部品内蔵モジュールの製造方法の一実施形態を示す工程図である。

【図3】 本発明の回路部品内蔵モジュールの製造方法の他の一実施形態を示す工程図である。

【図4】 本発明の回路部品内蔵モジュールの他の一実施形態を示す斜視断面図である。

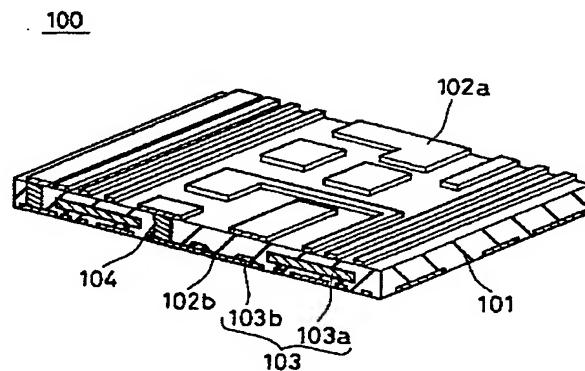
【図5】 本発明の回路部品内蔵モジュールの製造方法の他の一実施形態を示す工程図である。

【図6】 本発明の回路部品内蔵モジュールの製造方法の他の一実施形態を示す工程図である。

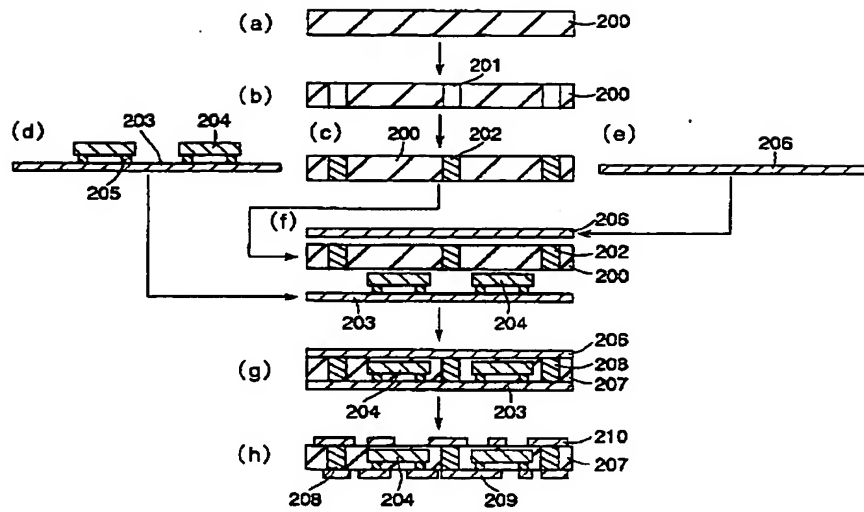
【符号の説明】

100、400	回路部品内蔵モジュール
101、401、401a、401b、401c	電気絶縁性基板
102a、102b、402a、402b、402c、402d	配線パターン
103、403	回路部品
103a、403a	能動部品
103b、403b	受動部品
104、404	インナービア

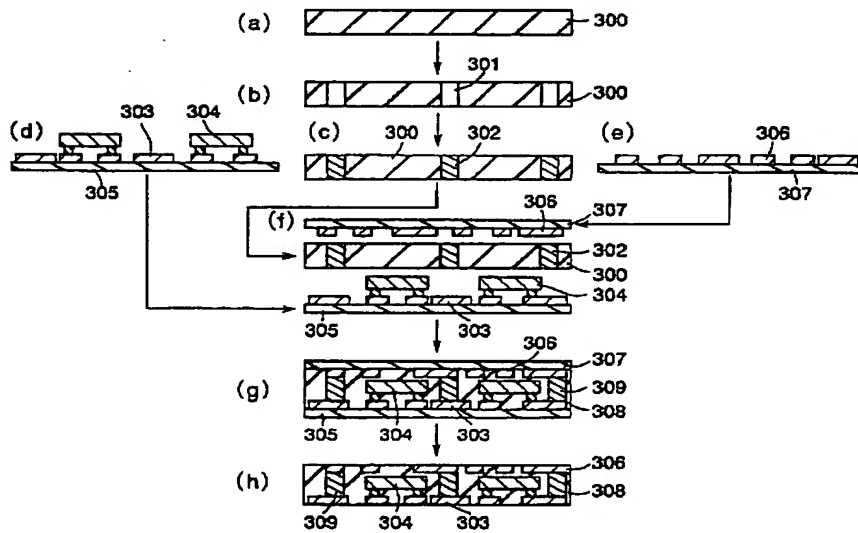
【図1】



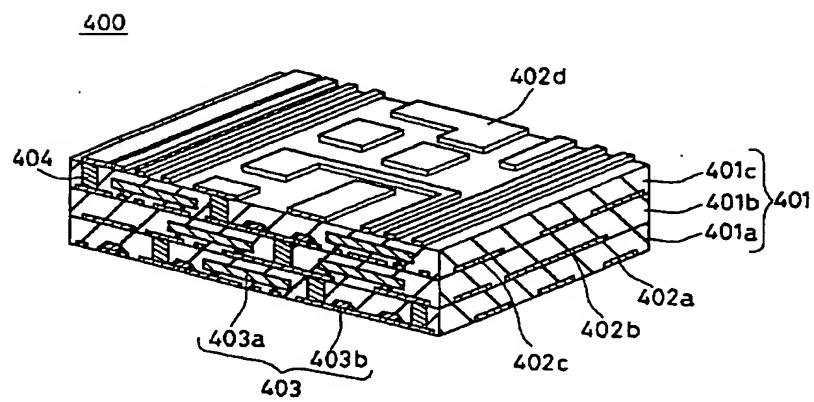
【圖 2】



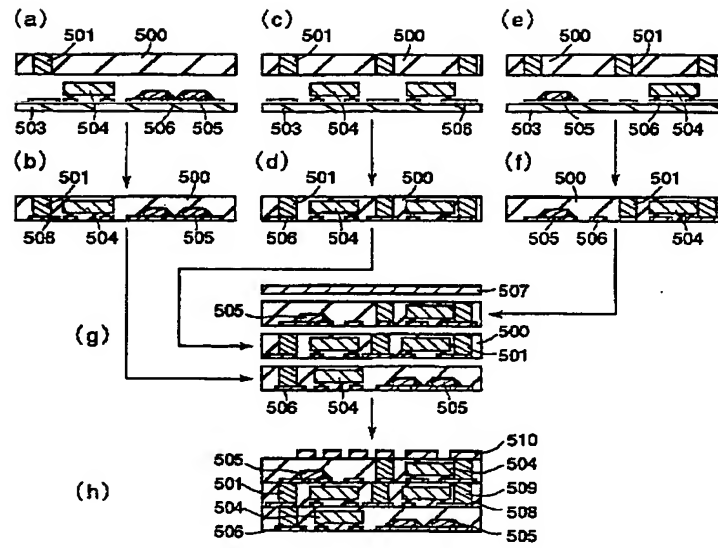
【圖 3】



【圖 4】



【図 5】



【図 6】

